

TDX-FaultValidator 故障検出率向上化ツール

TDX-FaultValidator は ATE 上で低下する市販 ATPG/Scan ツールの故障検出率を正確、向上させ実デバイスの品質、イールドの向上を図ることによって大幅なコストダウンを実現します。

タイミングを考慮しない市販 ATPG/Scan ツールの故障検出率は正確ではなく、ATE 上のテストでは検出率が著しく下がります。この市販 ATPG/Scan ツールのデータを基にフルタイミング・フォルトシミュレーションを行うことによって問題を解決します。

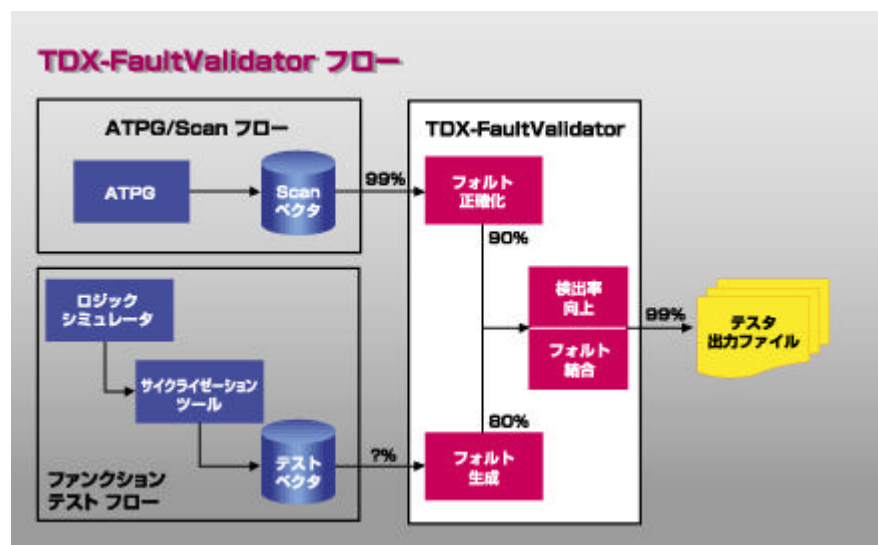
- ・ バックアノテーション可能な SDF によるフルタイミング・フォルトシミュレータ
- ・ フォルトリスト分割による複数 CPU 上での分散シミュレーション
- ・ TDS との統合が容易

約 80 種類のピンタイミングを含むパービン ATE をサポート

市販 ATPG/Scan ツールの WGL 出力を WDB 経由でスキャンベクタ、スキャンファイルをインターフェース
WDB 出力により検出率の正確化プロセスにおいてベクタ変換エラーを削除

- ・ TDX-IDDQ,ATG,STEP,TAP,ScanMaker との併用により一層の効果

* TDX-FaultValidator は TDX-FSIM, WaveMaster, TRC で構成されております。



株式会社アイヴィス

〒240-0005 横浜市保土ヶ谷区神戸町 134 横浜ビジネスパーク イースター 11F
TEL:(045)332-5381(代) FAX:(045)332-5391 email: info@i-vis.co.jp

