



MyChip Station Pro 2004
リリースノート



株式会社アイヴィス

2004 年 6 月

目 次

<LayEd Pro2004>

- 1. Replace Instance P2
- 2. Rename Layer P3
- 3. 検証結果の Bitmap Capture P4
- 4. Resize x-y P4
- 5. Cadence Tec File Translator P5
- 6. 高速な Zoon-in, Zoom-out P5

<MyDRC Pro 2004 / LayNet Pro 2004>

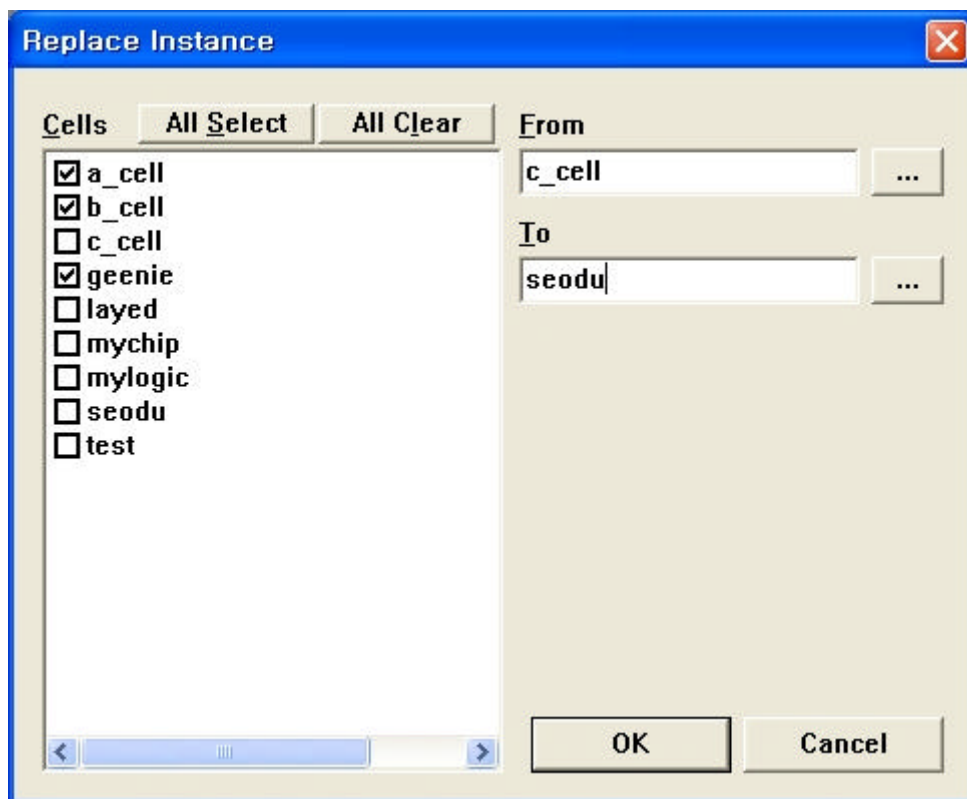
- 1. Dracula コマンドコンパチブル P5
- 2. 新たに追加された検証コマンド P5

<MyLVS Pro 2004>

- 1. 階層 LVS P6

<LayEd Pro 2004>

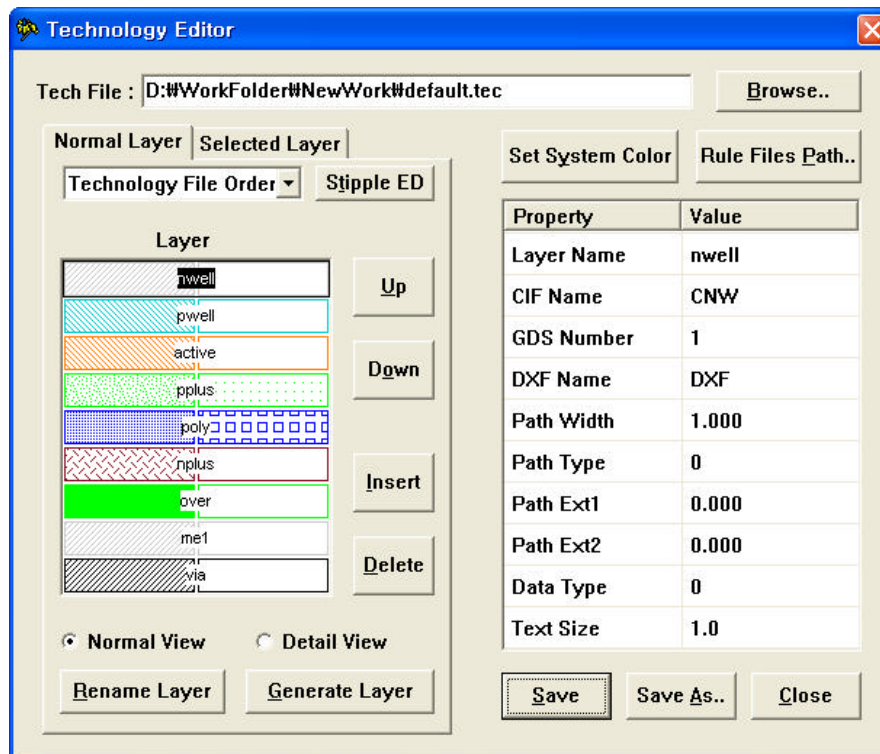
1. Replace Instance



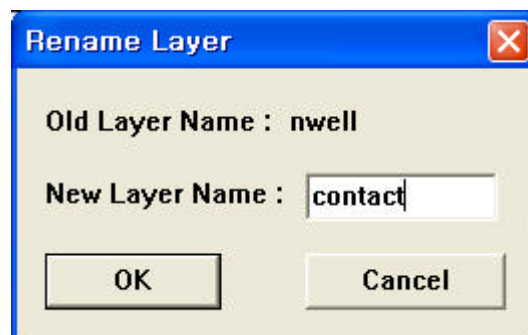
このコマンドは、簡単に複数のインスタンスを変更することを可能にします。一つのプロジェクトで使用した全てのインスタンスを変更するために、便利なインタフェースを提供しています。

このコマンドは、使用されたセル(インスタンス)を一つずつ変更するための手間を排除します。

2. Rename Layer

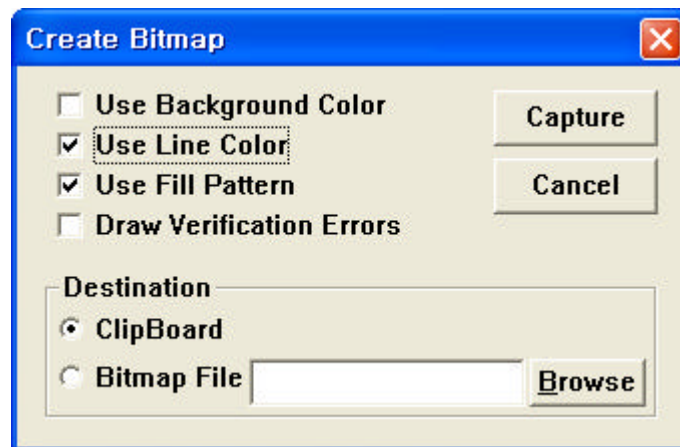


このコマンドはプロジェクトで使用されたレイヤ名を変更することを可能にします。Rename Layer ボタンをクリックした場合、以下のポップアップウィンドウが表示されます。



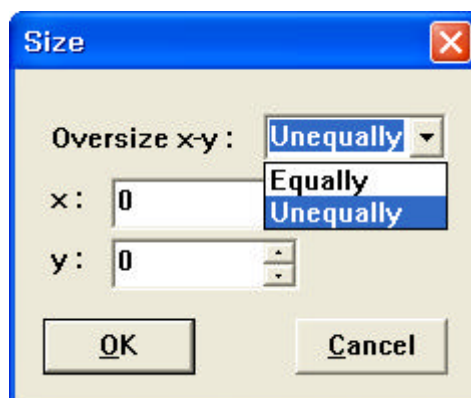
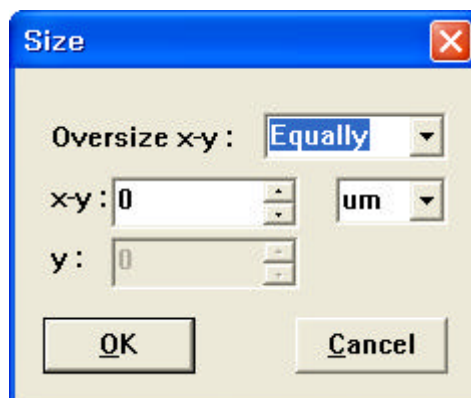
注意：このコマンドは、プロジェクト内の全てのセルで使用されたレイヤ名を変更し、undo できません。

3. 検証結果の Bitmap Capture



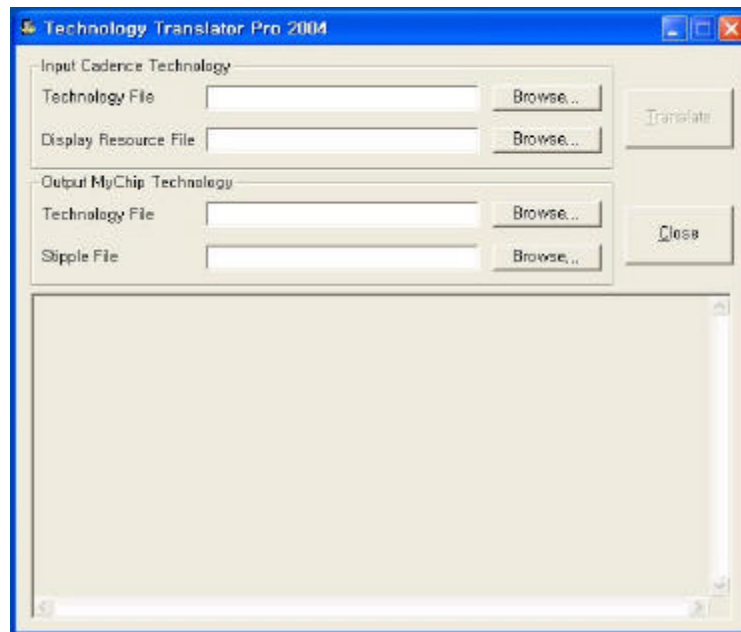
このコマンドは、DRC、LayNet、LVS の検証後に生成されたエラー結果をキャプチャすることを可能にします。

4. Resize x-y



以前、resize は X 及び Y の大きさに対して制限されました。このコマンドは、それぞれ、X 及び Y を resize することを可能にします。

5. Cadence Tec file Translator



これは、Cadence のテクノロジーファイルを MyChip Pro に変換します。現在 Cadence テクノロジーファイルの変換を簡単に行えます。

6. 高速な Zoom-in, Zoom-out

デザインが大きくなり、プロジェクト表示を頻繁に行うために、Zoom-in -out のパフォーマンスが重要になります。現在最初のローディング後の Zoom-in -out が高速になりました。

<MyDRC Pro 2004 / LayNet Pro 2004>

1. Dracula ルールファイルコンパチブル

ルールファイルのコマンドは Dracula で記述されたものとコンパチブルであり、エラーとワーニングを区別します。

2. 新たに追加された検証コマンド

新たに Dracula ルールファイルのコンパチビリティ用コマンドを追加しました。

ABORT-SOFTCHK, FLAG-SELFINTERS, FLAG-SELFTOUCH, WINDEL, WINDOW, WINDOW-CUT, GLOBAL-SCONNECT, SOFTCHK

<MyLVS Pro 2004 >

1. 階層 LVS

階層ネットリスト比較機能を追加しました。

【お問合せ先】

株式会社アイヴィス

TEL (045) 332-5381

FAX (045) 332-5391

Email support@i-vis.co.jp