



Windows 対応 Analog デザイン ツール MyAnalog Station

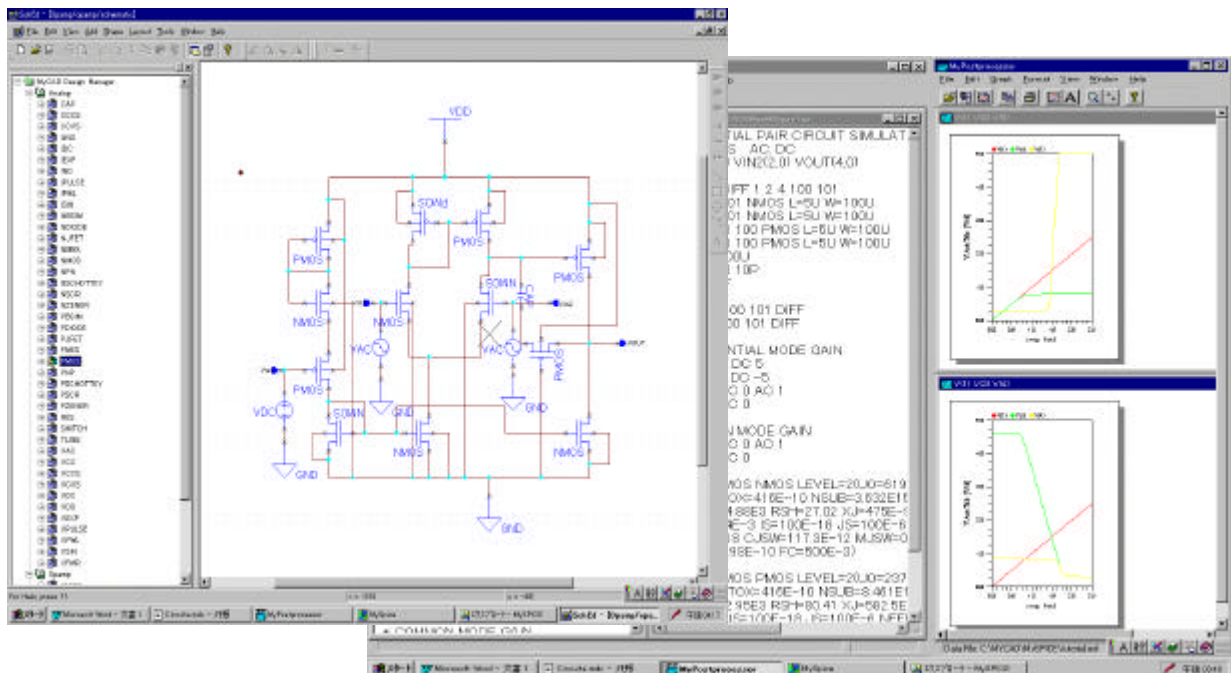
MyAnalog Station はアナログ回路設計をターゲットにした Windows 上で動作する高性能/低価格なツールです。また IC レイアウトツール MyChip Station との併用によってアナログ回路の上位から下位までの一貫した設計により高性能化、チップサイズの縮小化が計れます。

MyAnalog Station は約 50 種類のアナログセル・ライブラリを含むスキマティックエディタ SchED, SPICE ネットリスト生成ツール Logic2SPICE, SPICE シミュレータ MySPICE, グラフィカルポストプロセッサ MyPostProcessor で構成されております。

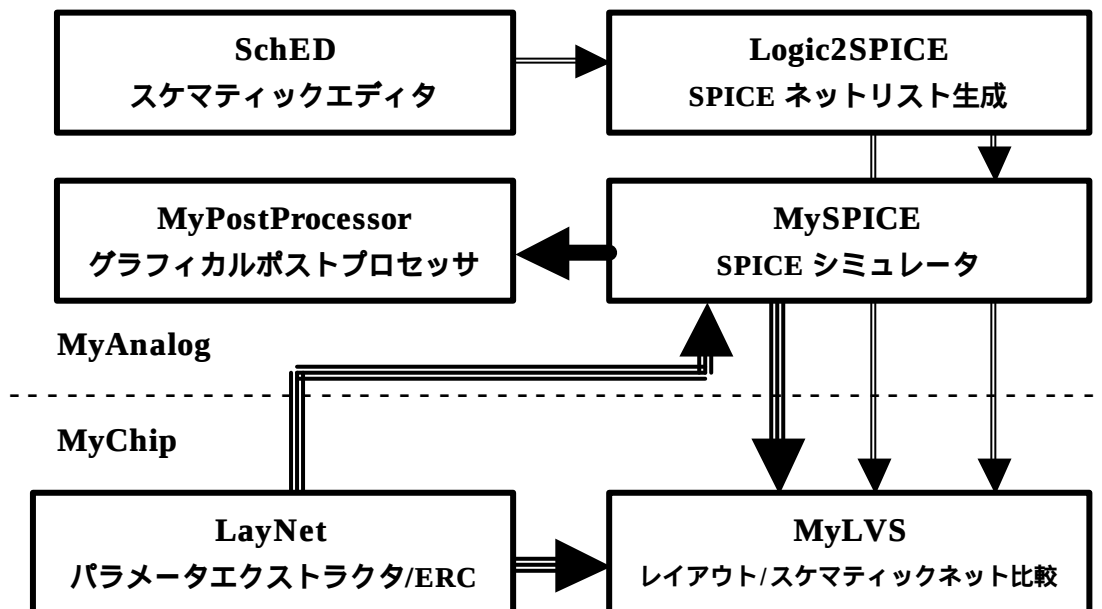
SchED はドラッグ&ドロップによるシンボル、ポートの配置やアレイのコピーができ、カスタマイズ可能な操作、無制限な undo/redo 等により SPICE シミュレーション、LVS の為の回路図入力を容易に行なう事が出来ます。またプレゼンテーションや Web ページ等のドキュメント作成を容易にする為に BMP, GIF, TIFF ファイルが生成可能です。

Berkeley SPICE3e1 をベースに開発された MySPICE はツールバー、アイコンによりインタラクティブなシミュレーション動作が可能です。キャンセルオプションによってキャンセルした場合でもシミュレーション結果はプロットされます。DC, AC, トランジェント、トランスファ・ファンクション、Pole-Zero、ノイズの解析が可能です。

MyPostProcessor によってシミュレーション結果解析を容易に、短時間でこなす事が出来ます。



MyAnalog Station フローチャート



SchED

- ・インスタンスのカスタマイズ可能
- ・ドラッグ&ドロップによるシンボル、ポートの配置が容易
- ・アレイのコピーが容易
- ・ツールバーのカスタマイズ可能
- ・ドキュメント作成のための BMP, GIF, TIFF 生成
- ・無制限な undo/redo
- ・約 50 種類のアナログセルをサポート
- ・強力なワイヤ配線とリシェーピング

Logic2SPICE

- ・SchED ネットから SPICE ネットリスト生成
- ・Berkeley SPICE 及び HSPICE ネットリスト生成

MySPICE

- ・シミュレーション動作、結果をインターラクティブにコントロール
- ・Berkeley/BSIM2, BSIM3 及びトランスミッションライン、MOS level 6 等のモデル提供
- ・gmin 及びソースステップを含む DC 動作ポイント解析

MyPostProcessor

- ・シミュレーションデータ・ポストプロセッサは回路の sum, difference, derivatives, integral 等の機能を表示
- ・絶対値をセレクトし、変数との差を計算
- ・FFT(Fast Fourier Transform)をサポート

株式会社アイヴィス

〒240-0005 横浜市保土ヶ谷区神戸町 134 横浜ビジュアル・パーク イースター 11F

TEL:(045)332-5381(代) FAX:(045)332-5391 email: info@i-vis.co.jp

