



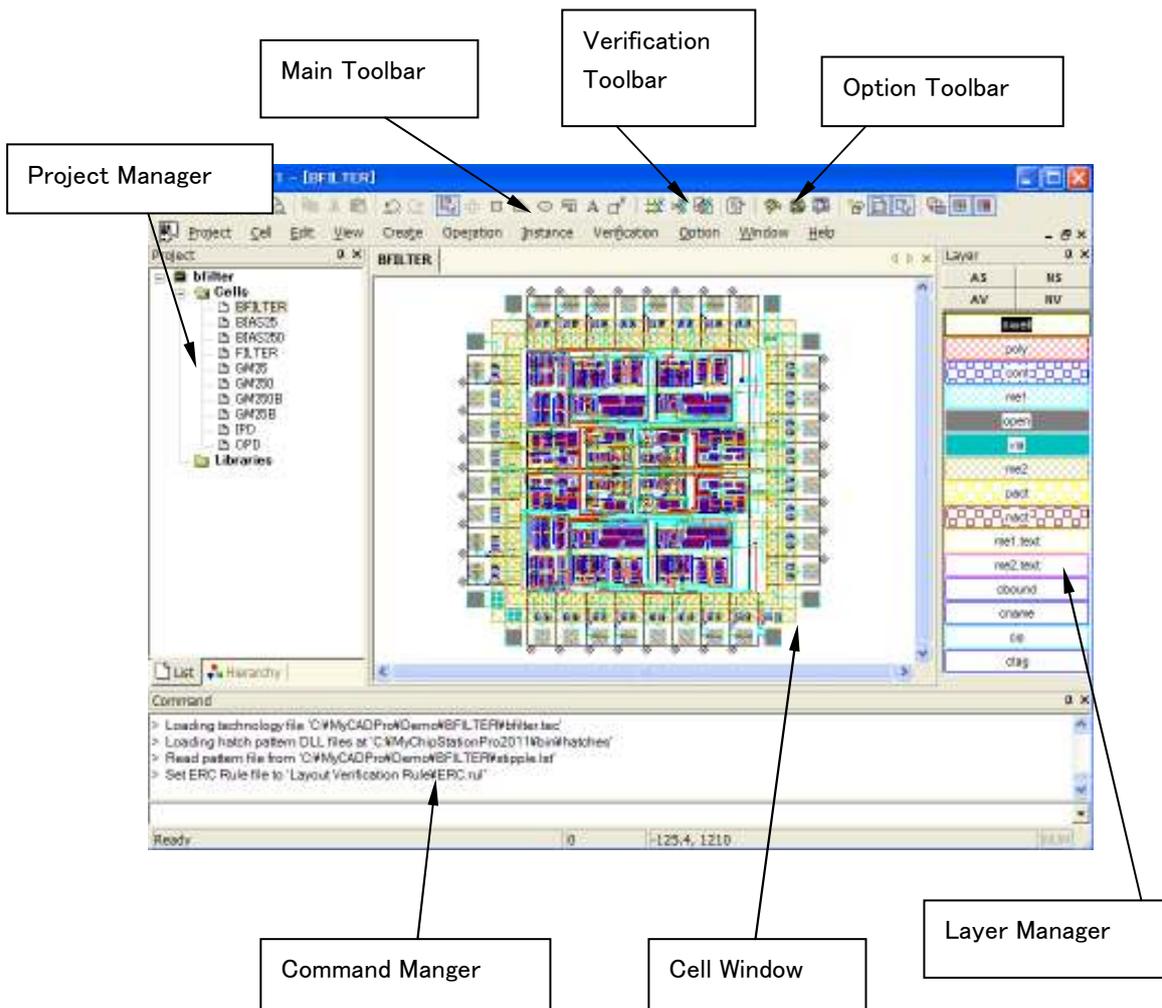
Windows 対応 IC レイアウトツール MyChip Station Pro

パワフルなフルカスタム IC レイアウトソリューションは、チップのデザイン処理において不可欠なツールです。デザインエンジニアの、快適で分かりやすい環境で効率を最大化できるソリューション要求に応えるツールです。

MyCAD 社の Windows 対応 MyChip Station Pro は低価格且つパワフルなフルカスタム IC レイアウトソリューションで、複雑且つ大規模なデバイスのプロジェクトを行うための完全な機能セットを提供します。レイアウトエディタは Windows 上のメニュー、ツール・バーをセレクトしながら設計作業を行う直感的な操作により熟練者から初心者までがすぐに使いこなす事が出来ますので、他社レイアウトエディタからのリプレースも容易です。

既存の UNIX 系レイアウトツールを使用している会社においても、用途に応じた併用により最高性能で低価格な IC レイアウトシステムの構築と将来的に有効な設備投資が出来ます。また、ERC,DRC,LVS を提供する本格的な検証ツールも備えています。

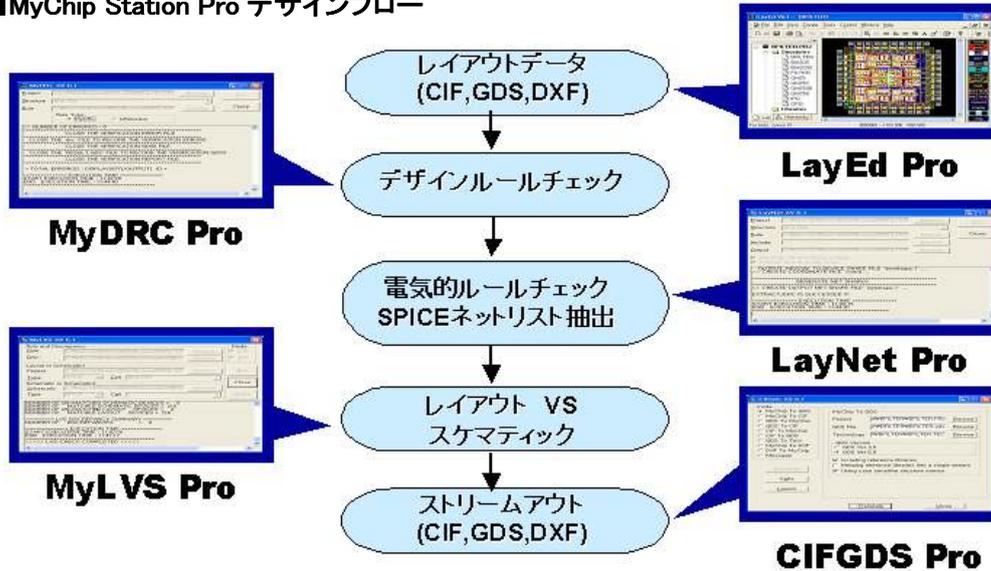
既存の UNIX 系 IC レイアウトツールとのインターフェースは CIFGDS コンバータにより双方向とも容易です。MyChip Station Pro は、メインメモリ 512MB 以上の備えたノート PC であれば、動作しますので、離れた場所にある事業所や関連会社での作業等の持ち運びし、設計作業する用途にも使用可能です。



■MyChip Station Pro 構成

- ・LayEd Pro : パワフルな IC レイアウトエディタ
- ・MyDRC Pro : デザインルールチェック
- ・LayNet Pro : SPICE ネットリスト抽出&電氣的ルールチェック
- ・MyLVS Pro : レイアウト対スキマティックネットリスト比較
- ・CifGds Pro : CIF/GDS II /DXF トランスレータ(データベース変換)

■MyChip Station Pro デザインフロー



■主な特徴

- ・直感的な GUI により初心者でも簡単に習得が可能
- ・UPI(ユーザ・プログラマブル・インタフェース): Visual Basic Script
- ・リアルタイム・デザインルールチェック
- ・抜群のカスタマイズ性
- ・大規模データ・ローディング
- ・DRACURLA ルール互換
- ・ジャーナリング機能によりシャットダウンが正常に行われなかった場合にデータを復元可能
- ・容易にテクノロジファイル生成可能 レイヤ&GDS 番号アサイメント
- ・Cadence テクノロジファイルを MyChip Station Pro 用に変換
- ・DXF サポート

■動作環境

- ・OS : Windows XP/Vista/7
- ・CPU : Intel もしくは AMD プロセッサ
- ・RAM : 512MB(最小) 4GB 以上(推奨)
- ・HDD : インストール用として 50MB +1GB の空き容量(最小) 数十 GB の空き容量(推奨)

※動作環境は Windows OS サポート状況によって変化する可能性がありますので
都度お問い合わせ下さい。

株式会社アイヴィス

〒240-0005 横浜市保土ヶ谷区神戸町 134 横浜ビジネスパーク イーストタワー 11F
TEL:(045)332-5381(代) FAX:(045)332-5391 email: info@i-vis.co.jp

